

Programa de la asignatura

Curso: 2008 / 2009

TECNOLOGÍA DE COMPUTADORES (1293)

PROFESORADO

Profesor/es:

PEDRO LUIS SÁNCHEZ ORTEGA - correo-e: psanchez@ubu.es

JAVIER SEDANO FRANCO - correo-e: jsedano@ubu.es

FICHA TÉCNICA

Titulación: INGENIERÍA TÉCNICA EN INFORMÁTICA DE GESTIÓN

Centro: ESCUELA POLITÉCNICA SUPERIOR

Nombre asignatura: TECNOLOGÍA DE COMPUTADORES (1293)

Código de la asignatura: 1293

Tipo de asignatura: Troncal

Nivel / Ciclo: 1

Curso en el que se imparte: 1

Duración y fechas: Anual

Créditos: 9.0

Créditos teóricos: 4.5

Créditos prácticos: 4.5

Áreas: TECNOLOGIA ELECTRONICA

Tipo de curso: Oficial

Descriptores: Según BOE

Requisitos previos: Según BOE

Idioma: Español

COMPETENCIAS TRANSVERSALES O GENÉRICAS

INSTRUMENTALES

PERSONALES

SISTÉMICAS

COMPETENCIAS ESPECÍFICAS

CONOCIMIENTOS DISCIPLINARES (SABER)

HABILIDADES PROFESIONALES (SABER HACER)

ACTITUDES (SABER SER - SABER ESTAR)

COMP. ACADÉMICAS (SABER TRASCENDER)

OTRAS COMPETENCIAS ESPECÍFICAS

OTROS OBJETIVOS DE LA ASIGNATURA

Comprender el funcionamiento de los computadores mediante el estudio de su arquitectura típica y de los componentes que la forman.

METODOLOGÍA Y RECURSOS PARA EL APRENDIZAJE

Exposición en aula de los contenidos teóricos del temario.

Realización práctica en el laboratorio de los contenidos que apoyan la teoría.

BREVE DESCRIPCIÓN DE LAS ACTIVIDADES PRÁCTICAS

Realizadas en el laboratorio sirven para fijar los contenidos de la asignatura mediante el manejo de herramientas de simulación, síntesis y el montaje de circuitos.

SEGUIMIENTO DEL ALUMNO Y CRITERIOS DE EVALUACIÓN

Examen escrito para la parte teórica y Examen de laboratorio para la parte práctica. Es necesario aprobar ambas partes de forma independiente.

BIBLIOGRAFÍA BÁSICA SOBRE LA MATERIA

FUNDAMENTOS DE LOS COMPUTADORES, *Pedro de Miguel Anasagasti*, , Paraninfo,
INTRODUCCIÓN A LA ARQUITECTURA DE COMPUTADORES, *Javier Bastida Ibáñez*, , ,
Universidad de Valladolid, Universidad de Valladolid

ORGANIZACIÓN DE COMPUTADORAS UN ENFOQUE ESTRUCTURADO, *Andrew S. Tanenbaum*,
3ª Edición, , Ed. Prentice Hall,

ORGANIZACIÓN Y ARQUITECTURA DE COMPUTADORES, *William Stallings*, 4º Edición, , Prentice
Hall,

PROBLEMAS PRÁCTICOS DE DISEÑO LÓGICO, *M. Gascón de Toro, A. Leal Hernández, V.
Peinado Boles*, , , Paraninfo,

BIBLIOGRAFÍA COMPLEMENTARIA

RECURSOS DE INTERNET

OBSERVACIONES Y OTROS DATOS

1er cuatrimestre: 2 horas de teoría y 1 de prácticas.

2º cuatrimestre: 1 hora teórica y 2 prácticas.

Durante el primer cuatrimestre se sientan las bases de la electrónica digital.

Durante el segundo cuatrimestre se entra de lleno en la arquitectura del microprocesador y de sus periféricos, para ello durante las prácticas se estudia y prueba a fondo un sistema basado en microprocesador.

ESTRUCTURA DE CONTENIDOS (TEMAS)

TECNOLOGÍA DE COMPUTADORES (1293)

TEMA 01: SISTEMAS DE REPRESENTACIÓN DE LA INFORMACIÓN

> CUESTIONES Y PROBLEMAS

TEMA 02: PRINCIPIOS DE ELECTRÓNICA DIGITAL

> CUESTIONES Y PROBLEMAS

TEMA 03: INTRODUCCIÓN A LOS COMPUTADORES DIGITALES

> CUESTIONES Y PROBLEMAS

TEMA 04: UNIDAD DE CONTROL

> CUESTIONES Y PROBLEMAS

TEMA 05: LA UNIDAD ARITMÉTICA

> CUESTIONES Y PROBLEMAS

TEMA 06: MEMORIA

> CUESTIONES Y PROBLEMAS

TEMA 07: SISTEMAS DE ENTRADA-SALIDA

> CUESTIONES Y PROBLEMAS

TEMA 08: BUSES

> CUESTIONES Y PROBLEMAS

TEMA 09: PERIFÉRICOS

> CUESTIONES Y PROBLEMAS

TEMA 10: INTRODUCCIÓN A LAS REDES DE ORDENADORES

> CUESTIONES Y PROBLEMAS